

Please use Itfuse3.gds
2012.6.4 Y.Arai

6.2.37 Fuse Window (FW)

Item		Draw	Mask	Photo	Etch	Wafer	Note
Fuse opening (FW) width	w1	10.00					
Fuse (Top Metal) pitch	d1	7.00					
Fuse (Top Metal) width	w2	1.00					only this size
FW - Guard (1M, 2M, 3M, 4MN+AC) clearance	d2	3.50					
FW - Guard (Top Metal) clearance	d4	3.40					
Min. Fuse window - Fuse tolerance	m1	4.60					
Guard (TM) - Fuse (TM) clearance	d3	4.70					
FW - ND1M/ND2M/ND3M/ND4M/ND5M tolerance	m2	3.50					
FREC - Guard tolerance	m3	0.00					*1)

d1, w2 は指定寸法以外の寸法は使用禁止

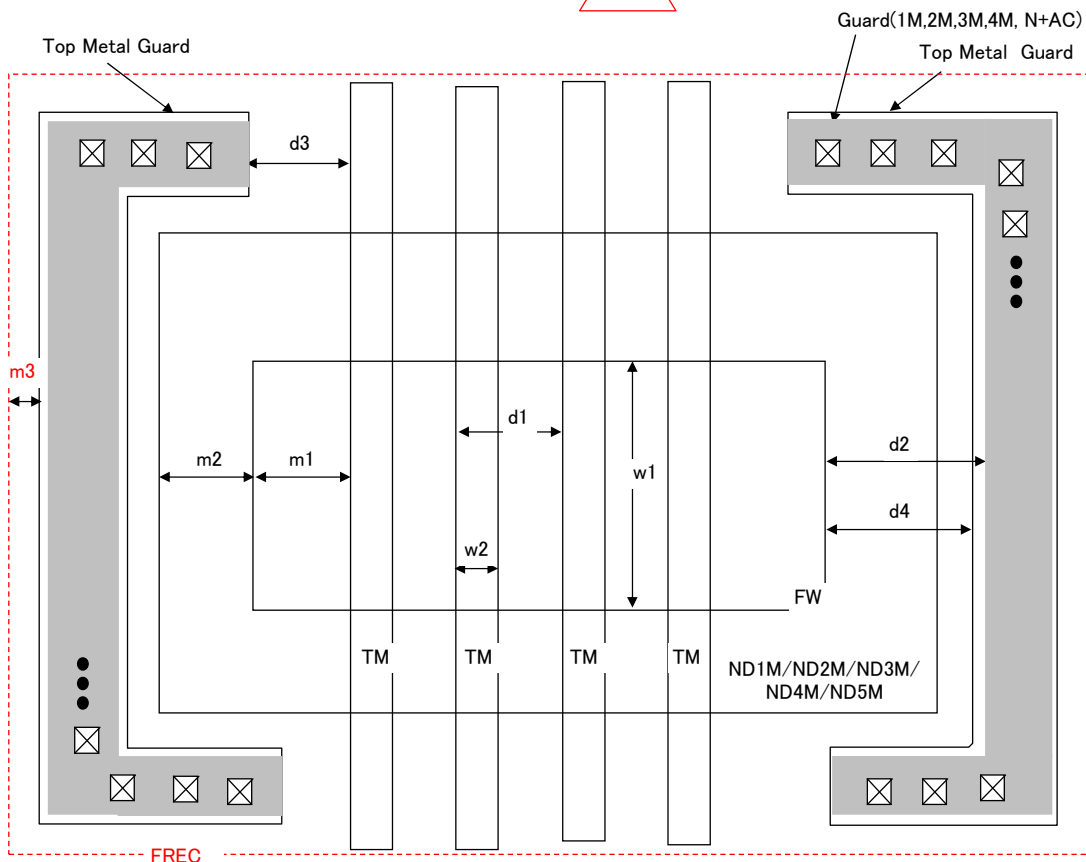
Fuseは最上層メタルで形成すること

Fuseに関するその他の基準は、「冗長フューズ設計基準 QSD-10024」に準ずる

Guardは2C、1T、2T、3T、4Tが最小ピッチで接続され、また電位はGNDに固定すること

FWはND1M/ND2M/ND3M/ND4M/ND5Mで囲うこと

*1). This rule doesn't check by Calibre DRC.



Number of Fuse (total 16 lines)

Lot No. : 4 lines (1~15)

Wafer No. : 5 lines (1~31)

Chip Location in wafer : 7 lines (1~127)